

# SpiceTrack-CLK

フルチップレベルでクロックネットとクリティカルパスを解析

特徴

SpiceTrack-CLK は SpiceTrack フラームワークが提供する強力かつ柔軟な環境をベースとしたフルチップレベルでのポストレイアウトクロックネット検証ツールで、SOC のクリティカルパスを100%精度でSPICE解析を実行するツールです。SpiceTrack-CLK は 100 万エレメント規模のクロックネットを数時間で解析します。



## 強力でオープンなデータベース

標準的な設計ファイルの取り込み

- LIB, LEF, DEF, SPEF, Verilog, SDC, SPICE, 等をサポート

- オープンなデータベースと標準フォーマット利用で柔軟なデバッグ対応

## マルチコーナー解析

寄生容量、プロセスコーナーが複雑に絡む同期クロック解析をマルチコアプロセッサ環境で実行

## クリティカルパスシミュレーション

業界標準 STA ツールからのクリティカルパスレポートや、SPICE シミュレーションが生成するレポートの自動読み込み

## ディレイとスキューの挿入

設計者の理解が容易なディレイ・インサクションレポートを生成

## シームレスな P&R ツールとの統合

- 階層化された verilog および SPEF をサポート
- TCL インターフェースを使用したフィジカル設計フローへの統合

## SDF バックアノテーション

クロックネットの SDF デイレイを生成し STA ツールへの容易なバックアノテーションを提供

## 大規模設計対応

特許技術となっている mSPICE エンジンにより、設計規模に制限されない実用的な実行時間での検証が可能

## 使いやすさを重視

- 直感的な GUI と TCL インターフェース
- フルチップレベルからのクロックネットの抽出と検証をプッシュボタンで実行

